

Jürgen Steinacker

Elektrotechnik Praktikant

juergen.steinacker@example.de

+49 711 4521 8830

linkedin.com/in/juergensteinacker

Stuttgart, Deutschland

github.com/jsteinacker-ee

Profil

Werkstudent Elektrotechnik (5. Semester B.Sc. Elektro- und Informationstechnik, Universität Stuttgart, Note 1,7) mit 14 Monaten Werkstudenten-Erfahrung in Hardware-Validierung bei Bosch und Trumpf. Hands-on mit Altium Designer, KiCad, LTspice und MATLAB/Simulink. Erste Praxis in EMV-Vorprüfung gemäß CISPR 32 und IPC-A-610 Class 3 Löttrichtlinien.

Berufserfahrung

Werkstudent Hardware-Validierung

Robert Bosch GmbH, Reutlingen, Deutschland, 04/2024 - heute
Werkstudent im Hardware-Validierungslabor für 48V-Mild-Hybrid-Komponenten

- Aufbau und Pflege von 4 Messplätzen für Sperrwandler-Validierung, Verfügbarkeit von 82% auf 96% gesteigert
- EMV-Vorprüfung nach CISPR 32 / 25 für 3 Steuergeräte, 11 von 14 Auffälligkeiten vor Audit-Termin behoben
- Automatisierung von Lebensdauer-Stresstests in Python und LabVIEW, Testdurchlauf-Zeit von 9h auf 3h verkürzt
- Pflege der Altium-Bibliothek (47 neue Symbole und Footprints) gemäß interner Naming-Konvention

Praktikant Leistungselektronik

Trumpf SE + Co. KG, Ditzingen, Deutschland, 09/2023 - 03/2024

Pflichtpraktikum im Labor für CO2-Laser-Netzteile

- Vermessung von 7 IGBT-Treiberstufen im Bereich 600V/200A, Wirkungsgrad-Mapping mit MATLAB ausgewertet
- Mitarbeit am Aufbau eines Hochstrom-Prüfstands (bis 400A) inklusive Sicherheits-Verriegelung nach DGUV V3
- Erstellung von 12 Prüfprotokollen für Serienfreigabe nach internem QS-Prozess

Ausbildung

B.Sc. Elektro- und Informationstechnik (in Bearbeitung)

Universität Stuttgart, Stuttgart, Deutschland, 10/2022 - 09/2025

Elektro- und Informationstechnik, GPA: 1,7

Fähigkeiten

Altium Designer KiCad

LTspice MATLAB/Simulink

Oszilloskop & Spektrumanalysator

Lötkompetenz (IPC-A-610 Class 3)

Python für Messautomatisierung

Vector CANalyzer Basics

Zertifikate

IPC-A-610 Acceptance of Electronic Assemblies (CIS)

, 11/2024

DGUV V3 Unterweisung - Elektrofachkraft für festgelegte Tätigkeiten

, 07/2024

VDE-Studierendenmitgliedschaft (aktiv im Bezirksverein Württemberg)

, 03/2024

Projekte

Bachelorarbeit: GaN-HEMT in DC/DC-Konvertern

, 10/2024 - heute

Vergleich GaN vs. Si-MOSFET in einem 250W-Synchron-Buck, Wirkungsgrad-Steigerung von 93,1% auf 96,4% nachgewiesen, betreut am IRS Stuttgart

FPGA-basierter PWM-Generator (Studienarbeit)

, 04/2024 - 09/2024

Implementierung in VHDL auf Lattice iCE40, 16-Bit-Auflösung bei 200 kHz Schaltfrequenz, Code als Open Source veröffentlicht

Stärken

Hands-on-Mentalität

Übernahme im Labor freiwillig Aufbau- und Verkabelungsarbeit für Messstrecken und dokumentiere strukturiert mit Confluence

Strukturierte Fehlersuche

Wende konsequent 5-Why und Ishikawa an, um EMV-Auffälligkeiten reproduzierbar einzukreisen statt zu raten

Sprachen

Deutsch, Muttersprache

Englisch, C1

Französisch, A2