

Erika Wittenburg

Hardware-Entwicklungsingenieur



✉ erika.wittenburg@example.de

☎ +49 511 7820 3340

📍 Hannover, Deutschland



🌐 linkedin.com/in/erikawittenburg



Profil

Hardware-Entwicklungsingenieurin (M.Sc. Elektro- und Informationstechnik, Leibniz Universität Hannover) mit 10 Jahren Erfahrung in HF- und Mixed-Signal-Boards bei Continental, Hella und Bertrandt. Führt Layouts in Altium und Cadence Allegro bis IPC-A-610 Class 3 und ist TÜV-zertifizierte EMV-Ingenieurin.

Berufserfahrung



Senior Hardware-Entwicklungsingenieurin

Continental AG • Hannover, Deutschland

05/2019 - heute

Senior-Entwicklerin für 77-GHz-Radar-Steuergeräte (ARS5xx)

- Layout von 14-lagigen HF-PCBs in Cadence Allegro für 77-GHz-MMIC mit RT/duroid 5880 und Megtron 7N, S21 -2,1 dB über 24-77 GHz
- Ansys-HFSS-Simulation der Antennenstruktur, Gain um 1,4 dB ggü. Vorgänger gesteigert
- EMV-Prüfung nach CISPR 25 und ISO 11452-2 erfolgreich, Class 5 mit 8 dB Reserve bestanden
- ISO 26262 ASIL-B Sicherheitskonzept abgestimmt, FMEDA von 380 Bauteilen erstellt
- Mentoring von 3 Junior-Ingenieuren, alle inzwischen mit Layout-Eigenverantwortung



Hardware-Entwicklungsingenieurin

Hella GmbH & Co. KGaA • Lippstadt, Deutschland

10/2015 - 04/2019

Hardware-Entwicklerin für LED-Heckleuchten-Steuerlektronik

- Entwicklung von 5 Mixed-Signal-Boards für LED-Heckleuchten mit Audi, BMW und Porsche als OEMs
- Bauteile-Reduktion von 248 auf 187 Komponenten je Board, Materialkosten -1,82 € pro Stück
- ISO 26262 ASIL-B Hardware-FMEDA für Stop-Funktion erfolgreich

Ausbildung

M.Sc. Elektro- und Informationstechnik

10/2012 - 09/2014

Leibniz Universität Hannover

Hannover, Deutschland

Elektro- und Informationstechnik (HF-Technik)

1,5

B.Sc. Elektro- und Informationstechnik

10/2008 - 09/2012

Leibniz Universität Hannover

Hannover, Deutschland

Elektro- und Informationstechnik

GPA: 1,8

Fähigkeiten

Altium Designer (Expert)

Cadence Allegro

Mentor Graphics PADS

Ansys HFSS / SIwave

LTspice / PSpice

MATLAB/Simulink

Vector CANoe

Python (Mess- und Datenanalyse)

Projekte

Eigene Altium-Bibliothek für Continental HF

06/2023 - 12/2024

Aufbau einer kuratierten HF-Bauteilbibliothek (412 Footprints, 380 3D-STEP-Modelle), konzernweit übernommen, sparte Doppelarbeit für 47 Entwickler

Zertifikate

TÜV-zertifizierte EMV-Ingenieurin

04/2024

Altium Designer Professional

10/2022

ISO 26262 Functional Safety Engineer (ASIL-D)

07/2021

IPC-A-610 Trainer (CIT)

03/2018

VDE Vollmitglied (Bezirksverein Hannover-Bremen)

11/2016

Sprachen

Deutsch

Muttersprache

Englisch

C1

Niederländisch

B1

Stärken

EMV-Intuition

Erkenne im Schaltplan-Review oft schon vor Layout-Start die EMV-kritischen Schleifen und schlage konkrete Stitching-Lösungen vor

Stabile Toolchain-Verbesserung

Treibe in jeder Position Automatisierung von Stueckliste, ECO-Prozess und DRC-Skripten voran, sichtbar in 30-40% kürzeren Releases