



Hartwig Stange

Lead Elektroingenieur

hartwig.stange@example.de +49 30 5582 4180

Berlin, Deutschland

linkedin.com/in/hartwigstange

PROFIL

Lead Elektroingenieur (Dipl.-Ing. Elektrotechnik, TU Berlin) mit 17 Jahren Berufserfahrung im Engineering Management bei Mercedes-Benz und MAN Truck & Bus. Führt 16 HW- und Test-Ingenieure über 2 Standorte und verantwortet 4 ASIL-D-Serienprodukte mit kumuliert 4,8 Mio. € Materialeinsparung. VDE Prüfenieur, IEC 62443 zertifiziert.

BERUFSERFAHRUNG

Lead Engineer Elektrik/Elektronik 04/2018 - heute

Mercedes-Benz Group AG Stuttgart, Deutschland

Lead für 16 HW- und Test-Ingenieure im Bereich Hochvolt-Steuergeräte eATS 2.0

- Führt 16 HW- und Test-Ingenieure über Standorte Stuttgart und Sindelfingen für 4 Steuergeräte der EQE/EQS-Familie
- Programm-Owner für Inverter-Steuergerät mit 800V SiC-Brücke, kumulierter Serieneinsatz 410.000 Fahrzeuge bis 2026
- ASIL-D-Sicherheitskonzept und ISO 26262 Konfirmations-Reviews mit TÜV Süd bestanden, 0 Major-Findings
- Materialeinsparung 4,8 Mio. € kumuliert über 3 Modelljahre durch Bauteil-Konsolidierung und Doppel-Source-Strategie
- Aufbau einer dedizierten EMV-Vorprüfungshülle in Sindelfingen, externe Prüfkosten -38%

Senior Hardware-Entwicklungsingenieur 02/2012 - 03/2018

MAN Truck & Bus SE München, Deutschland

Senior-Ingenieur für Powertrain-Steuergeräte in schweren Nutzfahrzeugen

- Hardware-Verantwortung für 2 Plattform-Steuergeräte (TGX, TGS) und Migration auf Aurix TC3xx
- Reduktion der Prüffallquote auf der SMT-Linie von 1,4% auf 0,3% über 18 Monate
- Entwicklung eines internen Hardware-Repository-Standards, später konzernweit bei VW Truck & Bus übernommen

Hardware-Entwicklungsingenieur 10/2008 - 01/2012

Continental AG Hannover, Deutschland

Junior- bis Senior-Karriere im Bereich Bremssteuergeräte ESC

- Mitarbeit am SOP von 3 ESC-Steuergeräten für Mercedes, BMW und Volvo
- Reklamationsanalyse von 22 0-km- und Feldfällen mit 8D-Methode und Ishikawa

AUSBILDUNG

Dipl.-Ing. Elektrotechnik (Uni) 10/2002 - 09/2008

Technische Universität Berlin Berlin, Deutschland

Elektrotechnik GPA: 1,5

FÄHIGKEITEN

Hardware-Portfolio-Management

ISO 26262 / IEC 61508

Altium Designer

MATLAB/Simulink

JIRA / Polarion ALM

Lieferanten-Verhandlung

Vector CANoe / CANalyzer

Six Sigma Green Belt

ZERTIFIKATE

VDE Prüfenieur 10/2024

IEC 62443 Cybersecurity Engineer

05/2023

ISO 26262 Functional Safety Engineer (ASIL-D)

11/2021

REFA-Industrial Engineer

08/2019

Six Sigma Green Belt 06/2018

SPRACHEN

Deutsch Muttersprache

Englisch C1

Spanisch B2

PROJEKTE

Programm: 800V SiC-Inverter für EQE/EQS 06/2020 - 12/2022

Technischer Programm-Lead für die Hardware-Seite des 800V SiC-Inverters,
Wirkungsgrad bei 250 km/h von 96,2% auf 98,1% gesteigert, 2 Patente
Mitmelder

STÄRKEN

Klare Eskalations-Kultur

Führe wöchentliche Programmpunkte ein, in denen jeder Ingenieur seine Risiken offen markieren darf - spürbar weniger Spat-Surprises

Stakeholder-Übersetzung

Übersetze Hardware-Risiken so für Programm-Lead und Einkauf, dass technische Entscheidungen ohne weitere Reviews durchgehen

Belastbarkeit unter SOP-Druck

Habe in 3 SOP-Phasen ohne Krankheitstage 7-Tage-Wochen mit dem Team durchgehalten und immer noch klare Reviews moderiert